

M-CVM-AB

Módulos de expansión M-CVM-AB-8I-8OTR



Descripción

Módulo de expansión de 8 entradas digitales y 8 salidas a transistor.

Aplicaciones

Entradas digitales

Reporta por comunicaciones:

- Estados lógicos de sistemas externos al equipo
- Contaje de impulsos de otros equipos que los generen (contadores de agua o gas, etc.)

Salidas digitales

- Activación / Desactivación por máximo o mínimo de parámetros instantáneos medidos por el equipo
- Generación de impulsos por parámetros incrementales medidos por el equipo

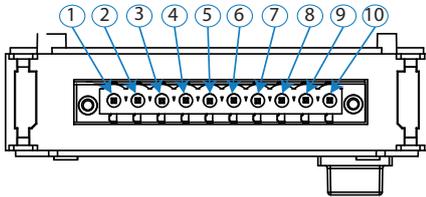
Características técnicas

Máxima potencia consumida		3 W
Mecánica	Protección Bornes	IP 20
Entradas lógicas	Tipo de entrada	Libre de tensión / NPN
	Tipo de acoplamiento	Entrada optoaislada
	Tensión máxima	12 Vc.c.
	ION	4 mA
	Consumo entrada	< 0,25 W
	Tiempos mínimos	t _{ON} 40 ms
		t _{OFF} 40 ms
	Números entradas	8
	Conexionado	0,05-1,5 (AWG 30-14) mm ²
	Par de apriete del borne	0,3 Nm
Salidas estáticas	Tensión nominal	250/150 Vc.a. / Vc.c.
	Corriente nominal	< 100 mA
	Corriente máxima	< 150 mA
	Potencia máxima de disipación	0,5 W
	Máxima R _{ON}	80 Ω
	Nº de salidas	8
Salidas digitales	Conexionado	0,05-2,5 (AWG 30-12) mm ²
	Par de apriete del borne	0,6 Nm
Código	M56E01	

M-CVM-AB

Módulos de expansión M-CVM-AB-8I-80TR

Conexiones



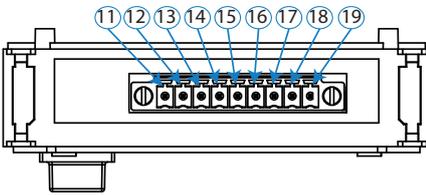
Bornes Entradas / Salidas digitales de transistor, cara superior

Bornes de la cara superior

Relación de bornes de la cara superior, Módulo de Entradas / Salidas digitales de Transistor

Bornes del equipo

1	T1	Salida digital de transistor 1	6	T5	Salida digital de transistor 5
2	T2	Salida digital de transistor 2	7	T6	Salida digital de transistor 6
3	T3	Salida digital de transistor 3	8	T7	Salida digital de transistor 7
4	T4	Salida digital de transistor 4	9	T8	Salida digital de transistor 8
5	Tc	Común de las salidas digitales de transistor	10	Tc	Común de las salidas digitales de transistor



Bornes Entradas / Salidas digitales de transistor, cara inferior

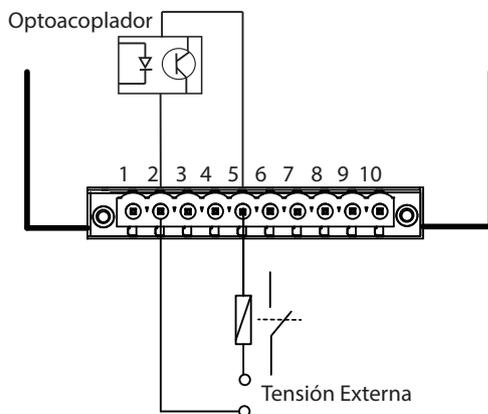
Bornes de la cara inferior

Relación de bornes de la cara inferior, Módulo de Entradas / Salidas digitales de Transistor

Bornes del equipo

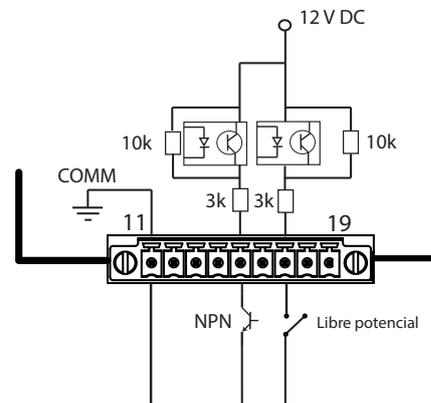
11	GND	Para las entradas digitales	16	I5	Entrada digital 5
12	I1	Entrada digital 1	17	I6	Entrada digital 6
13	I2	Entrada digital 2	18	I7	Entrada digital 7
14	I3	Entrada digital 3	19	I8	Entrada digital 8
15	I4	Entrada digital 4			

Salidas digitales de transistor



Esquema de conexionado, salidas digitales de transistor

Entradas digitales



Esquema de conexionado, entradas digitales